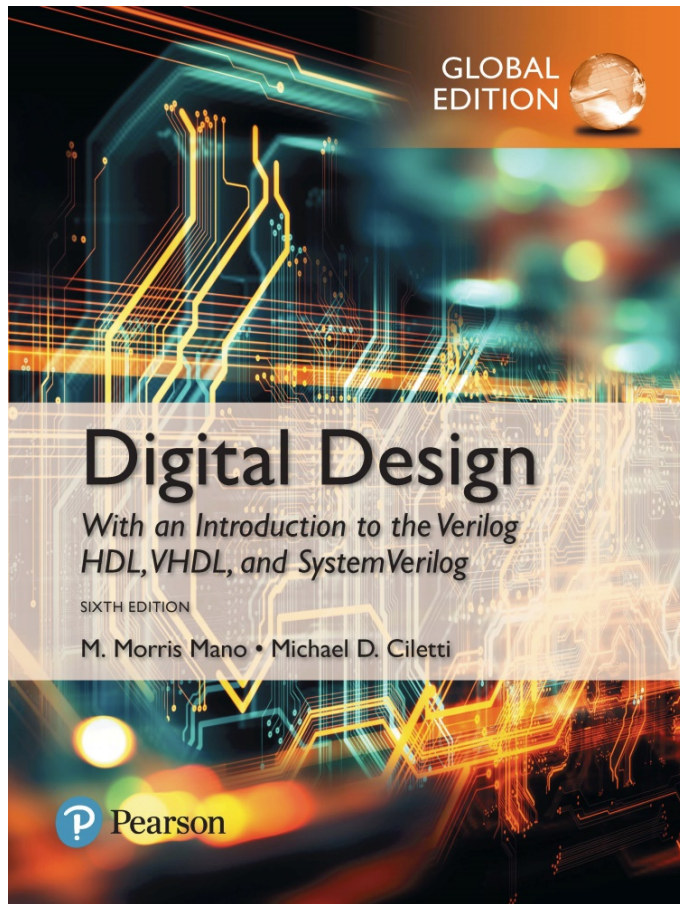


Digital Design (디지털 디자인)

With an Introduction to the Verilog HDL, VHDL, and SystemVerilog

5th or 6th Edition, Global Edition



Chapter 00

과목 소개

전자공학과 김동한 교수

0.1 소개

- 강사
 - 전자공학과 김동한 교수 (전자정보대학 609호, 내선번호 3831)
 - 상담시간: 수업 후 1시간
- 교과서
 - Digital Design 디지털 디자인 5판 혹은 6판(저자: M. Morris Mano 등)
 - 6판을 추천함 (5판은 오자가 많고, 절판됨)
 - 보조자료: IT Cookbook, 디지털 논리회로 (한빛미디어)
- 강의자료
 - klas.khu.ac.kr에 pdf로 업로드함
- 강의실
 - 전445
- 담당조교: 박홍현(honghyeon47@gmail.com)

0.1 소개

- 숙제
 - 매 chapter 끝난 후 1주일 안으로 연습문제 홀수번 제출
 - 강의 중 자료조사 등의 숙제
- 시험
 - 중간고사
 - 기말고사
- 성적
 - 출석 10%, 숙제 10%, 중간고사 40%, 기말고사 40%

0.1 소개

- 웹미팅
 - 3월 17, 19, 24, 26일 1:30
 - WEBEX 미팅 참여
 - <https://khu.webex.com/khu-ko/j.php?MTID=mf2e980074bac11bf19827ac9fe8595c6>
 - 미팅 번호 (엑세스 코드): 575 313 508
 - 미팅 비밀번호: 1234